**北京网迅科技有限公司招聘岗位**

**芯片设计工程师**

岗位描述  
- 定义模块级设计需求，完成设计文档，并且用Verilog语言实现；

- 和验证工程师合作，确定验证策略及验证方案，进行功能验证；  
- 能完成代码覆盖率的分析，以及模块在芯片内的集成；  
- 完成模块综合以及静态时序分析。

岗位要求  
- 能独立完成模块的功能描述，文档书写，以及RTL实现；

- 和验证工程师合作，完成模块的功能性测试；  
- 出色的编程能力（Verilog，C，Perl），有使用SystemVerilog语言经验者优先；  
- 具有基本的芯片后端设计知识；  
- 熟悉综合工具（DC）以及时序收敛分析工具（Primetime）等的使用；  
- 具有良好的团队合作以及较强的表达与沟通能力；

- 熟悉FPGA设计者优先考虑；  
- 有SSD控制器设计经验者优先考虑；  
- 微电子、信息等相关专业本科及以上，拥有硕士研究生学历者优先。

工作地点：杭州，成都

**芯片验证工程师**

岗位描述:  
- 定义模块验证需求，确定验证方案，用SystemVerilog语言完成验证环境的搭建以及创建高覆盖率的测试用例；  
- 和设计工程师合作，完成模块的功能性验证；

- 通过断言，功能覆盖率，代码覆盖率以及代码检查等手段，确保验证的有效性；

- 和设计工程师合作，完成门级仿真验证；  
- 能协助系统测试人员进行芯片的系统级测试。  
  
岗位要求：  
- 拥有复杂ASIC芯片验证的经验；

- 出色的验证架构规划能力以及验证文档的书写；

- 出色的编程能力（SystemVerilog，C，Perl）；

- 熟悉SystemVerilog VMM/UVM验证流程；  
- 具有良好的团队合作以及较强的表达与沟通能力；  
- 有SSD相关验证经验者优先；  
- 微电子、信息等相关专业本科及以上，拥有硕士研究生学历者优先。

工作地点：杭州，成都

**linux软件工程师**

岗位描述  
- 设计与开发基于Linux系统的网络产品驱动程序；  
- 与硬件设计与软件测试工程师合作，完成系统集成；  
- 系统性能测试平台的搭建以及测试。

岗位要求:  
- 具有较强的Linux内核层面的编程以及调试能力；  
- 扎实的C语言编程基础；  
- 拥有PCI Express驱动开发经验者优先；  
- 熟练的英语读写能力，能用英语读写技术文档；  
- 有TCP/IP网络经验者优先考虑；  
- 有Socket编程经验者优先考虑；  
- 有虚拟化技术经验者优先考虑；  
- 相关专业本科及以上，拥有硕士研究生学历者优先考虑。

 工作地点：杭州，成都

**嵌入式软件工程师**

岗位描述：

- 企业级SSD固件的设计与开发；  
- 与硬件设计以及系统测试工程师合作，完成系统集成；

- 系统性能测试平台的搭建以及测试。

岗位要求：

- 具有较强的SSD编程以及调试经验；  
- 扎实的C语言编程基础；  
- 拥有NVMe SSD开发经验者优先考虑；

- 熟练的英语读写能力，能用英语读写技术文档；  
- 相关专业本科及以上，拥有硕士研究生学历者优先。

工作地点：杭州，上海

咨询电话：0571-89807901

简历投递邮箱：[hr@net-swift.com](mailto:hr@net-swift.com)

公司主页：[www.net-swift.com](http://www.net-swift.com)

地址：杭州市西湖区文三路478号华星时代广场A507